



AVVISO N. 281/2012

selezione pubblica, per titoli ed esami, per l'attribuzione di n. 1 assegno di ricerca "professionalizzante" (categoria A) presso il Dipartimento di Elettronica e Telecomunicazioni.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Macromodellazione e simulazione di interconnessioni elettriche complesse"**, di cui alla scheda allegata.

Campo di ricerca:	Engineering
Settore Scientifico Disciplinare:	ING-IND/31 – Elettrotecnica
Durata assegno:	1 anno rinnovabile per 3 anni, a seguito di valutazione positiva dell'attività svolta dall'assegnista, per esigenze di prosecuzione del programma di ricerca, previa verifica della copertura finanziaria
Importo lordo assegno:	Euro 19.367,00 annui lordi

La domanda di partecipazione alla selezione, redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca, dovrà essere presentata presso il Servizio Risorse Umane e Organizzazione - Ufficio Personale non strutturato ed elaborazione dati – stanza n. 3 – **dal lunedì al giovedì dalle ore 10.00 alle ore 13.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 13.00**, ovvero inviata tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 06.09.2012**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 270/2004 nelle seguenti classi: LM-29 (Ingegneria Elettronica), ovvero LM-40 (Matematica), ovvero LM-44 (Modellistica – Matematico-fisica per l'Ingegneria) oppure Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 32/S (Ingegneria Elettronica), ovvero 45/S (Matematica), ovvero 50/S (Modellistica – Matematico-fisica per l'ingegneria) oppure Laurea in Ingegneria Elettronica, ovvero Laurea in Matematica, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999, oppure titolo universitario straniero equivalente
Campi su cui dovranno vertere i titoli:	Algoritmi di ottimizzazione; identificazione e riduzione d'ordine.
Temi del colloquio:	Il colloquio verterà su: Modellistica e simulazione numerica di sistemi complessi; tecniche di identificazione e di riduzione d'ordine; algoritmi di ottimizzazione; signal e Power Integrity; interazione fra campi e circuiti; competenze di programmazione in Matlab e C/C++. Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di



	quella italiana.
--	------------------

CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 13.09.2012 – ore 10,30 alla bacheca del Dipartimento di Elettronica e Telecomunicazioni del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
Colloquio:	il 13.09.2012 – ore 11,00 presso la Sala riunioni del Dipartimento di Elettronica e Telecomunicazioni - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>."

Torino, 27.08.2012

IL RESPONSABILE DEL SERVIZIO
(P. VIGLIANI)



<p>DENOMINAZIONE PROGRAMMA DI RICERCA</p> <p>Macromodellazione e simulazione di interconnessioni elettriche complesse</p> <p>Macromodelling and simulation of complex electrical interconnects</p>
<p>ACRONIMO PROGRAMMA DI RICERCA</p> <p>MACRO</p>
<p>DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA</p> <p>Durata: 8 anni Inizio: 1/1/2009</p>
<p>CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA</p> <p>Questo programma di ricerca vuole avanzare lo stato dell'arte per quanto riguarda algoritmi di macromodellazione passiva e di simulazione numerica delle interconnessioni elettriche a livello di chip, package, board e sistema, in modo da assicurare buona estendibilità e applicabilità alle strutture sempre più complesse che l'evoluzione tecnologica propone oggi e proporrà nel prossimo futuro. I principali risultati saranno ottenuti sfruttando opportune tecniche di riduzione d'ordine e/o compressione, opportunamente integrate da tecniche di approssimazione razionale nel dominio della frequenza, in modo da ottenere modelli comportamentali di complessità ragionevole senza comprometterne l'accuratezza. Ove possibile, questi algoritmi verranno parallelizzati, in modo da poter sfruttare appieno le più recenti piattaforme di calcolo ad elevate prestazioni, quali ad esempio il sistema IBM BladeCenter di cui dispone il gruppo di ricerca.</p> <p>This program of research aims at advancing the state-of-the-art in passive macromodeling and numerical simulation of electrical interconnects at chip, package, board and system level. Main objective is to ensure scalability and applicability to the more and more complex structures found in modern and expected in future technologies. The main results will be obtained by exploiting suitable techniques for model order reduction and compression, suitably combined with frequency-domain rational approximation methods, with the aim of extracting accurate behavioral models of moderate complexity. Whenever possible, the developed algorithms will be parallelized in order to take advantage of multicore high performance computing platforms, such as the IBM BladeCenter system available in the research lab.</p>
<p>PRESTAZIONI RICHIESTE ALL'ASSEGNIISTA DI RICERCA</p> <p>Durante l'attività dovranno essere progettati, caratterizzati, implementati e verificati algoritmi per la modellistica e la simulazione di strutture di interconnessione elettrica ad elevata complessità. La finalità di tali algoritmi è la creazione di una infrastruttura ad elevata efficienza e affidabilità per analisi di integrità di segnale e di alimentazione in sistemi elettronici di prossima generazione (digitali, analogici e mixed-signal).</p> <p>In particolare si prevedono le seguenti attività:</p> <ul style="list-style-type: none">○ Algoritmi di compressione e riduzione per l'estrazione di macromodelli di ordine ridotto.○ Algoritmi per la verifica e l'impostazione delle passività di macromodelli.○ Algoritmi per la macromodellazione e la simulazione veloce del dominio del tempo di interconnessioni elettricamente lunghe.