



AVVISO N. 266/2012
selezione pubblica, per titoli ed esami, per l'attribuzione di
n. 1 assegno di ricerca "senior" (categoria C) – Fascia 1
presso il Dipartimento di Automatica e Informatica.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Metodologie per specifica, validazione e verifica orientate a sistemi embedded"**, di cui alla scheda allegata.

Campo di ricerca:	Computer science
Settore Scientifico Disciplinare:	ING-INF/05 – Sistemi di elaborazione delle informazioni
Durata assegno:	1 anno rinnovabile per 2 anni, a seguito di valutazione positiva dell'attività svolta dall'assegnista, per esigenze di prosecuzione del programma di ricerca, previa verifica della copertura finanziaria
Importo lordo assegno:	Euro 26.000,00 annui lordi Al vincitore sarà inoltre erogato un compenso in natura, nella forma del buono pasto, ad integrazione dell'ammontare in denaro dell'assegno.

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso il Servizio Risorse Umane e Organizzazione - Ufficio Personale non strutturato ed elaborazione dati – stanza n. 3 – **dal lunedì al giovedì dalle ore 10.00 alle ore 13.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 13.00**, ovvero inviata tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 30.07.2012**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Dottorato di ricerca in settori attinenti al programma di ricerca, o titolo universitario straniero equivalente, oltre a due anni di esperienza scientifico-professionale, documentata anche da pubblicazioni scientifiche.
Campi su cui dovranno vertere i titoli:	Elettronica; Informatica.
Temi del colloquio:	Il colloquio verterà su: Sistemi elettronici; simulazione; validazione; software embedded. Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 31.08.2012 – ore 16,30 alla bacheca del Dipartimento di Automatica e Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24
Colloquio:	il 31.08.2012 – ore 17,00 presso il Dipartimento di Automatica e Informatica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

**Titoli:**

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>."

Torino, 19.07.2012

IL RESPONSABILE DEL SERVIZIO
(P. VIGLIANI)



Allegato A)

<p>DENOMINAZIONE PROGRAMMA DI RICERCA</p> <p>Metodologie per specifica, validazione e verifica orientate a sistemi embedded</p> <p>Specification, validation and verification methodologies for embedded systems</p>
<p>ACRONIMO PROGRAMMA DI RICERCA</p> <p>SpeVerEm</p>
<p>DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA</p> <p>5 anni dal 1.7.2011</p>
<p>CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA</p> <p>Il programma mira allo studio teorico e sperimentale di metodologie di supporto alla progettazione di sistemi embedded, sia per la parte di progettazione hardware che di sviluppo software, con particolare riferimento al Firmware e Middleware.</p> <p>Il programma si colloca nell'ambito di collaborazioni di tipo sia scientifico che industriale, e coinvolge un gruppo di ricercatori che da anni si occupano di queste tematiche.</p> <p>In particolare, si studieranno formalismi e metodi per la rappresentazione formale di specifiche, strumenti e algoritmi per la generazione e la verifica di modelli astratti. Si studieranno inoltre linguaggi e rappresentazioni di tipo comportamentale sia di componenti hardware che di moduli software</p> <p>The research program is oriented to a theoretic and experimental study of design methodologies for embedded systems, both for the hardware and the software (Firmware and Middleware) components.</p> <p>More specifically, the project will address: formalisms and representation methods for specifications, engines and algorithms for generation and specification of abstract models. Behavioral languages and representations will also be considered, both for hardware and software modules.</p>
<p>PRESTAZIONI RICHIESTE ALL'ASSEGNIISTA DI RICERCA</p> <p>Metodologie per la generazione di programmi di test per centraline elettroniche in ambito auto motive, con particolare riferimento a controllo motore (benzina e diesel) e trasmissione. Si indirizzeranno in particolare problematiche di specifica e di test di tipo EOL (End Of Line). La definizione delle specifiche include gli aspetti sotto elencati:</p> <ul style="list-style-type: none"><input type="checkbox"/> schemi elettrici<input type="checkbox"/> layout<input type="checkbox"/> firmware di test<input type="checkbox"/> parametri critici <p>La realizzazione della metodologia di test prenderà in considerazione:</p> <ul style="list-style-type: none"><input type="checkbox"/> specifica di EOL<input type="checkbox"/> realizzazione del programma di test (TPGM)<input type="checkbox"/> analisi di copertura.