



AVVISO N. 408/2011
selezione pubblica, per titoli ed esami, per l'attribuzione di
n. 1 assegno di ricerca "professionalizzante" (categoria A)
presso il Dipartimento di Elettronica.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Ricerca di metodologie per la standardizzazione della prototipazione virtuale di apparecchiature elettroniche"**, di cui alla scheda allegata.

Campo di ricerca:	Engineering
Settore Scientifico Disciplinare:	ING-IND/31 – Elettrotecnica
Durata assegno:	1 anno rinnovabile per 2 anni, a seguito di valutazione positiva dell'attività svolta dall'assegnista, per esigenze di prosecuzione del programma di ricerca, previa verifica della copertura finanziaria
Importo lordo assegno:	Euro 19.367,00 annui lordi

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane e Organizzazione - Servizio Risorse Umane e Organizzazione - Ufficio Personale non strutturato ed elaborazione dati – stanza n. 3 - **dal lunedì al venerdì dalle ore 10.00 alle ore 13.00 e dalle ore 14.00 alle ore 16.00**, entro il termine perentorio del **16.12.2011**.

La domanda può essere fatta pervenire via posta, corriere o fax al n. 011/090.5919 entro il suddetto termine. Considerata, infatti, la tempistica concorsuale non è rilevante per l'ammissione alla selezione la data di invio, ma solo quella di pervenimento all'Ufficio.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 32/S (Ingegneria elettronica), ovvero 34/S (Ingegneria Gestionale), ovvero 43/S (Lingue straniere per la comunicazione internazionale), ovvero 39/S (Interpretariato di conferenza), ovvero 104/S (Traduzione letteraria e in traduzione tecnico-scientifica), 41/S (Lingue e letterature afroasiatiche), ovvero 42/S (Lingue e letterature moderne Euroamericane), ovvero 44/S (Linguistica), ovvero 84/S (Scienze economico-aziendali), oppure Laurea in Ingegneria elettronica, ovvero Laurea in Ingegneria gestionale, ovvero Laurea in Lingue e letterature straniere, ovvero Laurea in economia aziendale, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 oppure titolo universitario straniero equivalente.
Campi su cui dovranno vertere i titoli:	Progettazione e design sistemi elettronici; Project management
Temi del colloquio:	Standardizzazione dei dispositivi elettronici; Design virtuale di apparecchiature elettroniche; Project management; Conoscenza delle lingue: Inglese, Francese, Tedesco, Russo, nonché la discussione sui titoli ammessi a valutazione. Sarà, inoltre, accertata la conoscenza della lingua italiana per i cittadini stranieri.



CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 19.12.2011 – ore 10,00 alla bacheca del Dipartimento di Elettronica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
Colloquio:	il 19.12.2011 – ore 10,30 presso il Dipartimento di Elettronica (Sede Storica) - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>."

Torino, 06.12.2011

IL RESPONSABILE DEL SERVIZIO
(P. VIGLIANI)



Allegato A)

<p>DENOMINAZIONE PROGRAMMA DI RICERCA</p> <p>Ricerca di metodologie per la standardizzazione della prototipazione virtuale di apparecchiature elettroniche.</p> <p>Standardization methodologies for electronic devices virtual prototyping.</p>
<p>ACRONIMO PROGRAMMA DI RICERCA</p> <p>SMEDEV</p>
<p>DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA</p> <p>Inizio: 1/12/2008, Durata: 6 anni</p>
<p>CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA</p> <p>Il programma proposto si occuperà del design virtuale di circuiti elettronici di vario tipo, per applicazioni avioniche, biomediche, automotive e ferroviarie. Nell'ambito di diversi contratti di ricerca attivi, si renderà necessaria un'attività a 360 gradi che pratichi test di validazione sui modelli virtuali di prototipi fisici e identifichi una metodologia di nuova generazione per la standardizzazione della procedura di design, velocizzandone il ciclo di progettazione.</p> <p>L'attività avrà interesse applicativo delle metodologie sviluppate nell'industria ma aventi marcate componenti di ricerca e sviluppo. Uno degli obiettivi a lungo termine sarà migliorare la cooperazione fra accademia e industria, tramite un lavoro strategico e mirato.</p> <p>This programme will focus on the virtual design of a wide range of circuits and integrated systems in avionic, automotive, biomedical and railway areas. Working across a range of research and EU contracts, a full spectrum activity will be devised in order to perform validation tests on the devices' virtual models and develop a next generation methodology apt to standardize and accelerate the design phase. As far as the new methodologies are concerned, the activity will be substantially practical but will integrate R&D components. One of the aims will be to enhance the cooperation of the EMC research and innovation community both in industry and academia, in a long-term strategic and selective work</p>
<p>PRESTAZIONI RICHIESTE ALL'ASSEGNIATA DI RICERCA</p> <p>Ottimizzazione della progettazione di circuiti elettronici in ambito avionico, automotive, biomedico e ferroviario.</p> <ol style="list-style-type: none">1. •Progettazione virtuale di circuiti stampati2. • Management e rendicontazione di contratti comunitari3. •Standardizzazione della procedura di design di apparecchiature elettroniche.