



AVVISO N. 206/2007
selezione pubblica, per titoli ed esami, per l'attribuzione di n. 1 assegno di ricerca
presso il Dipartimento di Automatica Informatica.

Il Politecnico di Torino intende attribuire n. 1 assegno per la collaborazione ad attività di ricerca per il seguente progetto: **“Sviluppo di tecniche per il progetto di sistemi elettronici ad alta affidabilità basati su FPGA” nell’ambito del Bando regionale 2006 per la ricerca e lo sviluppo precompetitivo “Design of low-cost FPGA-based equipments for space and avionics applications”**. - Campo di ricerca: **Tecniche per il progetto di sistemi elettronici ad alta affidabilità**. - Settore Scientifico Disciplinare: **ING-INF/05 – Sistemi di elaborazione delle informazioni**.

La domanda di partecipazione alla selezione, redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca, dovrà essere presentata al Servizio Personale e Sviluppo Risorse Umane – INFO POINT – stanza 1 - **dalle ore 10.00 alle ore 16.00**, entro il termine perentorio del **22.10.2007**.

La domanda può essere fatta pervenire via posta, corriere o fax al n. 011/564.7848 entro il suddetto termine. Considerata, infatti, la tempistica concorsuale non è rilevante per l'ammissione alla selezione la data di invio, ma solo quella di pervenimento all'Ufficio.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Colloquio: verterà su: Le precedenti esperienze del candidato nel settore nel quale si svolgeranno le attività di ricerca previste, ovvero sulle sue competenze nel campo del progetto di sistemi elettronici basati su FPGA, delle tecniche di tolleranza ai guasti e di verifica del livello di affidabilità raggiunto, nonché la discussione sui titoli ammessi a valutazione. Sarà, inoltre, accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

Titolo di studio richiesto per la partecipazione: Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 35/S (ingegneria informatica), 32/S (ingegneria elettronica); Laurea in Ingegneria Informatica, Laurea in Ingegneria Elettronica, conseguite ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999, o titolo universitario straniero equivalente.

Campi su cui dovranno vertere i titoli: Tecniche di progetto di sistemi elettronici ad alta affidabilità; Tecniche per la validazione di sistemi elettronici.

Durata assegno: 1 anno.

Importo lordo assegno: Euro 17.700,00 annui lordi.

Affissione elenco valutazione titoli: il 05.11.2007 - ore 13.00 alla bacheca del Dipartimento di Automatica Informatica del Politecnico di Torino - C.so Duca degli Abruzzi, 24.

Colloquio: il 05.11.2007 - ore 14.00 presso il Dipartimento di Automatica Informatica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il “Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca” sono disponibili su internet al seguente indirizzo: <http://www.swa.polito.it/services/concorsi/>.

Torino, 09.10.2007

IL RESPONSABILE DEL SERVIZIO
(P. VIGLIANI)