AVVISO N. 140/2018
selezione pubblica, per titoli ed esami, per l'attribuzione di n. 1 assegno di ricerca "professionalizzante" (categoria A) presso il Dipartimento di Elettronica e Telecomunicazioni.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Strumenti e metodologie digitali per l'elettronica di potenza",** di cui alla scheda allegata.

Campo di ricerca:	**Engineering**
Settore Scientifico Disciplinare:	**ING-INF/01 – Elettronica**
Durata assegno:	**1 anno**
Importo lordo assegno:	**Euro 19.367,00 annui lordi**

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane e Organizzazione - Ufficio Valutazioni Comparative e Assegni di ricerca – stanza n. 6 – **dal lunedì al giovedì dalle ore 9.00 alle ore 12.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 12.00**, ovvero inviata via posta, corriere o tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 16.07.2018**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 270/2004 nelle seguenti classi: LM-29 (Ingegneria elettronica), ovvero LM-25 (Ingegneria dell'automazione) *oppure* Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 32/S (Ingegneria elettronica), ovvero 29/S (Ingegneria dell'automazione) *oppure* Laurea in Ingegneria elettronica, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 *oppure* titolo universitario straniero equivalente.
Campi su cui dovranno vertere i titoli:	- Progetto di sistemi embedded a basso consumo/Design of low power embedded systems; - Convertitori dc-dc / dc-dc converters.
Temi del colloquio:	Il colloquio verterà su: - Progettazione logica ad alto livello/High level digital design; - Elettronica di Potenza/Power electronics; - Linguaggi di descrizione Hardware/Hardware description Languages. Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

Area Risorse Umane e Organizzazione
Servizio Selezione e Gestione del Personale
Ufficio Valutazioni Comparative e Assegni di ricerca
Politecnico di Torino Corso Duca degli Abruzzi, 24 – 10129 Torino – Italia
tel: +39 011 090 6136 - 6229 – 6119 - 5923 - 6052 fax: +39 011.090.5919
ruo.assegnidiricerca@polito.it www.swas.polito.it/services/ampe/

CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 30.07.2018 – ore 08,00 alla bacheca del Dipartimento di Elettronica e Telecomunicazioni del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
Colloquio:	il 30.07.2018 – ore 09,00 presso la Sala Riunioni del Dipartimento di Elettronica e Telecomunicazioni - Politecnico di Torino – Torino – C.so Castelfidardo, 39.

Per i candidati residenti o domiciliati oltre i 600 km di distanza dalla sede di selezione, il colloquio potrà essere sostenuto con modalità a distanza utilizzando supporti informatici audio e video, purché sia possibile riconoscere con certezza l'identità del candidato, da verificare successivamente all'atto della stipula del contratto. Il candidato che intenda avvalersi di tale modalità dovrà aver allegato alla domanda di partecipazione alla selezione almeno una lettera di presentazione di docenti o ricercatori di Università italiane o straniere o Istituti di Ricerca.

Titoli:
Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:
- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: http://www.swas.polito.it/services/concorsi/.

Torino, 04.07.2018

P/IL DIRETTORE GENERALE
IL VICE DIRETTORE GENERALE
(Arch. Gianpiero BISCANT)
f.to Gianpiero BISCANT

Allegato A)

DENOMINAZIONE PROGRAMMA DI RICERCA: Strumenti e metodologie digitali per l'elettronica di potenza High level digital tools and methodologies for power electronics
ACRONIMO PROGRAMMA DI RICERCA POWER
DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA 3 anni dal 02/07/2018
CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA: Il programma di ricerca ha come obiettivo il progetto di metodologie e strumenti digitali ad alto livello di astrazioni dedicati ad applicazioni di elettronica di potenza ed in particolare ai convertitori dc-dc, agli inverters ed al pilotaggio di azionamenti. Le metodologie che verranno affrontate saranno sia library based, cioè basate sulla composizione di moduli preprogettati in forma parametrica sia synthesis based cioè rivolti alla sintesi diretta di circuiti di controllo. The research program focus on the design of high level digital methodologies and tools applied to power electronics systems and in particular to dc-dc converters, inverters and power drivers. The methodologies which will be investigated will be both library based, that is based on the composition of predesigned parametrizable modules or synthesis based, that orieted to the direct synthesis of control circuits.
PRESTAZIONI RICHIESTE ALL'ASSEGNISTA DI RICERCA - L'analisi delle specifiche di controllori di potenza; - Il progetto dei principali moduli e la descrizione della loro funzionalità in un linguaggio ad alto livello che ne consenta la sintesi diretta.