



**AVVISO N. 114/2018**  
**selezione pubblica, per titoli ed esami, per l'attribuzione di**  
**n. 1 assegno di ricerca "professionalizzante" (categoria A)**  
**presso il Dipartimento di Automatica e Informatica.**

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Energy Efficient Electronic Design Automation"**, di cui alla scheda allegata.

Campo di ricerca:	<b>Engineering</b>
Settore Scientifico Disciplinare:	<b>ING-INF/05 – Sistemi di elaborazione delle informazioni</b>
Durata assegno:	<b>1 anno</b>
Importo lordo assegno:	<b>Euro 19.367,00 annui lordi</b>

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane e Organizzazione - Ufficio Valutazioni Comparative e Assegni di ricerca – stanza n. 6 – **dal lunedì al giovedì dalle ore 9.00 alle ore 12.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 12.00**, ovvero inviata via posta, corriere o tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 18.06.2018**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

<b>Titolo di studio richiesto per la partecipazione:</b>	Diploma di laurea dell'ordinamento previsto dal D.M. 270/2004 nelle seguenti classi: LM-29 (Ingegneria elettronica), ovvero LM-25 (Ingegneria dell'automazione), ovvero LM-32 (Ingegneria informatica) <i>oppure</i> Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 32/S (Ingegneria elettronica), ovvero 29/S (Ingegneria dell'automazione), ovvero 35/S (Ingegneria informatica) <i>oppure</i> Laurea in Ingegneria elettronica, ovvero Laurea in Ingegneria informatica, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 <i>oppure</i> titolo universitario straniero equivalente.
<b>Campi su cui dovranno vertere i titoli:</b>	- Analisi dati; - Smart metering; - Monitoraggio elettrico.
<b>Temi del colloquio:</b>	Il colloquio verterà su: - Metodologie e algoritmi per l'analisi dati da sensori IoT; - Monitoraggio elettrico; - Algoritmi di disaggregazione; - Smart meters.



	Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.
--	--

#### CALENDARIO DELLE PROVE:

<b>Affissione elenco valutazione titoli:</b>	il 11.07.2018 – ore 11,40 alla bacheca del Dipartimento di Automatica e Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
<b>Colloquio:</b>	il 11.07.2018 – ore 12,00 presso la Sala Riunioni 3 del Dipartimento di Automatica e Informatica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Per i candidati residenti o domiciliati oltre i 600 km di distanza dalla sede di selezione, il colloquio potrà essere sostenuto con modalità a distanza utilizzando supporti informatici audio e video, purché sia possibile riconoscere con certezza l'identità del candidato, da verificare successivamente all'atto della stipula del contratto. Il candidato che intenda avvalersi di tale modalità dovrà aver allegato alla domanda di partecipazione alla selezione almeno una lettera di presentazione di docenti o ricercatori di Università italiane o straniere o Istituti di Ricerca.

#### Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>.

Torino, 07.06.2018

IL DIRETTORE GENERALE  
(Dott. Aldo TOMMASIN)  
*f.to A. Tommasin*



<p><b>DENOMINAZIONE PROGRAMMA DI RICERCA:</b></p> <p>Efficienza Energetica, Elettronica e Progettazione di Circuiti</p> <p>Energy Efficient Electronic Design Automation</p>
<p><b>ACRONIMO PROGRAMMA DI RICERCA</b></p> <p>E3DA</p>
<p><b>DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA</b></p> <p>11 anni dal 01/01/2011 al 31/12/2022</p>
<p><b>CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA:</b></p> <p>Il programma prevede attività di ricerca e sviluppo nell'ambito della progettazione di sistemi digitali energeticamente efficienti nell'ambito dei seguenti progetti: HBP-SGA1, HBP-SGA2, LAB4MEMS2, ARROWHEAD, SM2ART, ITS, EEB, R2POWER300, DISLOMAN, STAMP, CANP, R3POWER-UP, SERENA, AMABLE, SENSEI, APPROXIM@CTION. Verranno affrontati temi quali lo sviluppo di metodologie di progettazione, strumenti software, modelli, piattaforme e reti di sensori. I risultati delle attività verranno diffusi alla comunità scientifica attraverso opportuni canali di comunicazione quali pubblicazioni di articoli scientifici, conferenze e riviste internazionali, corsi universitari specialistici, manifestazioni scientifiche e siti web appositamente creati.</p> <p>The research program envisions the execution of research and development activities in the field of design of energy efficient systems in the following projects: HBP-SGA1, HBP-SGA2, LAB4MEMS2, ARROWHEAD, SM2ART, ITS, EEB, R2POWER300, DISLOMAN, STAMP, CANP, R3POWER-UP, SERENA, AMABLE, SENSEI, APPROXIM@CTION. The program will deal with topics concerning the development of design methodologies, software tools, platforms, and sensors networks. The activities will be disseminated and made available to the scientific community through appropriate channel of communications, publication of scientific papers in conferences or international journals, academic courses, research events and meetings and ad-hoc websites.</p>
<p><b>PRESTAZIONI RICHIESTE ALL'ASSEGNIISTA DI RICERCA</b></p> <p>L'assegnista di ricerca dovrà contribuire alla raccolta, all'analisi e all'elaborazione di dati eterogenei provenienti da banche dati fornite esternamente, alla generazione di statistiche su di essi in base a determinate grandezze precedentemente definite.</p>