



Allegato A – Decreto del Direttore Generale n. 501 del 14 marzo 2018

Sede di afferenza: Dipartimento di Automatica e Informatica – (DAUIN)

Settore Scientifico Disciplinare: ING-INF/05 - Sistemi di elaborazione delle informazioni

Codice interno: 15/18/F/AR-A

DENOMINAZIONE PROGRAMMA DI RICERCA:

Efficienza Energetica, Elettronica e Progettazione di Circuiti

Energy Efficient Electronic Design Automation

ACRONIMO PROGRAMMA DI RICERCA

E3DA

DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA

Dal 01/01/2011 al 31/12/2022

CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA:

Il programma prevede attività di ricerca e sviluppo nell'ambito della progettazione di sistemi digitali energeticamente efficienti nell'ambito dei seguenti progetti: TRIBUTE, FLEXMETER, HBP-SGA1, LAB4MEMS2, SM2ART, EEB, ITS, R2POWER300, DISLOMAN, STAMP, R3POWER-UP, SERENA, AMABLE. Verranno affrontati temi quali lo sviluppo di metodologie di progettazione, strumenti software, modelli, piattaforme e reti di sensori. I risultati delle attività verranno diffusi alla comunità scientifica attraverso opportuni canali di comunicazione quali pubblicazioni di articoli scientifici, conferenze e riviste internazionali, corsi universitari specialistici, manifestazioni scientifiche e siti web appositamente creati.

The research program envisions the execution of research and development activities in the field of design of energy efficient systems in the following projects: TRIBUTE, FLEXMETER, HBP-SGA1, LAB4MEMS2, SM2ART, EEB, ITS, R2POWER300, DISLOMAN, STAMP, R3POWER-UP, SERENA, AMABLE. The program will deal with topics concerning the development of design methodologies, software tools, platforms, and sensors networks. The activities will be disseminated and made available to the scientific community through appropriate channel of communications, publication of scientific papers in conferences or international journals, academic courses, research events and meetings and ad-hoc websites.

PRESTAZIONI RICHIESTE ALL'ASSEGNISTA DI RICERCA

L'assegnista di ricerca dovrà contribuire alle attività di sviluppo e gestione di sistemi di disseminazione dei risultati dei progetti di ricerca nell'ambito della progettazione di circuiti digitali.

**Campi su cui dovranno vertere i titoli:**

- Progettazione e realizzazione di piattaforme web a supporto della disseminazione e diffusione dei risultati di progetti di ricerca internazionali (in particolare, comunitari);
- Tecniche ed algoritmi di classificazione ed elaborazione di dati eterogenei;
- Data mining ed interpretazione di dati provenienti da linguaggi naturali (italiano, inglese) e formali; algoritmi di classificazione di dati e linguaggi (naturali, formali);
- Gestione tecnico-scientifica di programmi e progetti di ricerca internazionali, ed in particolare quelli supportati dall'Unione Europea;
- Metodi di pratiche e normative comunitarie di gestione della proprietà intellettuale.

Temi del colloquio:

Il colloquio verterà su:

- Metodologie di analisi ed elaborazione dati, anche provenienti da filtraggio di informazioni espresse in linguaggio naturale (inglese, italiano); algoritmi di classificazione e di disambiguazione di dati eterogenei provenienti da linguaggi naturali (italiano, inglese) e formali (grammatiche semplici e complesse);
- Principali programmi europei di finanziamento della ricerca e politiche europee di diffusione e disseminazione dei risultati, incluse le politiche di pubblicazione Open Source promosse dalla Commissione Europea nel contesto dei progetti collaborativi dei programmi quadro passati (FP6, FP7) ed attuali (H2020);
- Conoscenza delle migliori pratiche individuate dalla Commissione Europea per lo sfruttamento e la massimizzazione dell'impatto dei risultati di ricerca che scaturiscono dall'esecuzione dei progetti di ricerca e sviluppo in ambito comunitario, la conoscenza delle principali normative comunitarie in materia di protezione della proprietà intellettuale e della loro comparazione con le normative nazionali (europee ed extra-europee).

Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

CALENDARIO DELLE PROVE:**Affissione elenco valutazione titoli:**

il 12.04.2018 – ore 9,55 alla bacheca del Dipartimento di Automatica e Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.

Colloquio:

il 12.04.2018 – ore 10,00 presso la Sala Riunioni 3 del Dipartimento di Automatica e Informatica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Il candidato dovrà presentarsi alla suddetta discussione, munito di un valido documento di riconoscimento