



AVVISO N. 188/2011
selezione pubblica, per titoli ed esami, per l'attribuzione di
n. 2 assegni di ricerca "professionalizzante" (categoria A)
presso il Dipartimento di Automatica Informatica.

Il Politecnico di Torino intende attribuire n. 2 assegni per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Metodologie di validazione e test per sistemi embedded"**, di cui alla scheda allegata.

Campo di ricerca:	Sistemi elettronici; Sistemi embedded
Settore Scientifico Disciplinare:	ING-INF/05 – Sistemi di elaborazione delle informazioni
Durata assegno:	1 anno
Importo lordo assegno:	Euro 19.367,00 annui lordi

La domanda di partecipazione alla selezione, redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca, dovrà essere presentata presso l'Area Risorse Umane e Organizzazione - Servizio Risorse Umane e Organizzazione - Ufficio Personale non strutturato ed elaborazione dati – stanza n. 3 - **dal lunedì al venerdì dalle ore 10.00 alle ore 13.00 e dalle ore 14.00 alle ore 16.00**, entro il termine perentorio del **25.07.2011**.

La domanda può essere fatta pervenire via posta, corriere o fax al n. 011/564.5919 entro il suddetto termine. Considerata, infatti, la tempistica concorsuale non è rilevante per l'ammissione alla selezione la data di invio, ma solo quella di pervenimento all'Ufficio.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 32/S (Ingegneria elettronica), 35/S (Ingegneria informatica), 30/S (Ingegneria delle telecomunicazioni), 29/S (Ingegneria dell'automazione) <i>oppure</i> Laurea in Ingegneria elettronica, Laurea in Ingegneria informatica, Laurea in Ingegneria delle telecomunicazioni, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 <i>oppure</i> titolo universitario straniero equivalente
Campi su cui dovranno vertere i titoli:	Elettronica; Informatica; Meccatronica
Temi del colloquio:	Sistemi elettronici; Simulazione, validazione; Software embedded, nonché la discussione sui titoli ammessi a valutazione. Sarà, inoltre, accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 28.07.2011 – ore 16,30 alla bacheca del Dipartimento di Automatica Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
Colloquio:	il 28.07.2011 – ore 17,00 presso il Dipartimento di Automatica Informatica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24

**Titoli:**

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>.

Torino, 13.07.2011

IL RESPONSABILE DEL SERVIZIO
(P. VIGLIANI)

**Allegato A)**

DENOMINAZIONE PROGRAMMA DI RICERCA
Metodologie di validazione e test per sistemi embedded
ACRONIMO PROGRAMMA DI RICERCA
SpeVerEm
DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA
2 anni dal 1.7.2011
CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA
Il programma mira allo studio teorico e sperimentale di metodologie di supporto alla progettazione di sistemi embedded, sia per la parte di progettazione hardware che di sviluppo software, con particolare riferimento al Firmware e Middleware. Il programma si colloca nell'ambito di collaborazioni di tipo sia scientifico che industriale, e coinvolge un gruppo di ricercatori che da anni si occupano di queste tematiche. In particolare, si studieranno formalismi e metodi per la rappresentazione formale di specifiche, strumenti e algoritmi per la generazione e la verifica di modelli astratti. Si studieranno inoltre linguaggi e rappresentazioni di tipo comportamentale sia di componenti hardware che di moduli software
PRESTAZIONI RICHIESTE ALL'ASSEGNIISTA DI RICERCA
Metodologie per la generazione di programmi di test per centraline elettroniche in ambito auto motive, con particolare riferimento a controllo motore (benzina e diesel) e trasmissione. Si indirizzeranno in particolare problematiche di specifica e di test di tipo EOL (End Of Line). La definizione delle specifiche include gli aspetti sotto elencati: ➤ schemi elettrici ➤ layout ➤ firmware di test ➤ parametri critici La realizzazione della metodologia di test prenderà in considerazione: ➤ specifica di EOL ➤ realizzazione del programma di test (TPGM) ➤ analisi di copertura.