POLITECNICO DI TORINO

AREA RISORSE UMANE E ORGANIZZAZIONE
SERVIZIO RISORSE UMANE E ORGANIZZAZIONE
UFFICIO PERSONALE NON STRUTTURATO ED ELABORAZIONE DATI
Corso Duca degli Abruzzi, 24 – 10129 Torino Italia
tel: +39 011 564-7847 fax: +39 011 564 5919
e-mail: ruo.persns@polito.it

AVVISO N. 67/2011
selezione pubblica, per titoli ed esami, per l'attribuzione di n. 1 assegno di ricerca presso il Dipartimento di Automatica Informatica.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Energy Efficient Electronic Design Automation - E3DA",** di cui alla scheda allegata.

Campo di ricerca:	**Progettazione di sistemi elettronici**
Settore Scientifico Disciplinare:	**ING-INF/05 – Sistemi di elaborazione delle informazioni**
Durata assegno:	**1 anno**
Importo lordo assegno:	**Euro 17.700,00 annui lordi**

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane e Organizzazione - Servizio Risorse Umane e Organizzazione - Ufficio Personale non strutturato ed elaborazione dati – stanza n. 3 - **dal lunedì al venerdì dalle ore 10.00 alle ore 13.00 e dalle ore 14.00 alle ore 16.00**, entro il termine perentorio del **30.05.2011.**
La domanda può essere fatta pervenire via posta, corriere o fax al n. 011/564.5919 entro il suddetto termine. Considerata, infatti, la tempistica concorsuale non è rilevante per l'ammissione alla selezione la data di invio, ma solo quella di pervenimento all'Ufficio.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 84/S (Scienze economico-aziendali) *oppure* Laurea in Economia aziendale, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 *oppure* titolo universitario straniero equivalente
Campi su cui dovranno vertere i titoli:	Analisi matematica e statistica; Algebra lineare; Calcolo numerico; Programmazione degli elaboratori; Elettronica dei sistemi digitali.
Temi del colloquio:	Modelli multivariabili, tecniche di caratterizzazione, tecniche di modellizzazione top-down e bottom-up; Programmazione in linguaggio C, nonché la discussione sui titoli ammessi a valutazione. Sarà, inoltre, accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 06.06.2011 – ore 10,00 alla bacheca del Dipartimento di Dipartimento di Automatica Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24
Colloquio:	il 06.06.2011 – ore 11,00 presso la Sala Riunioni 3 del Dipartimento di Dipartimento di Automatica Informatica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24

Titoli:
Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:
- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: http://www.swas.polito.it/services/concorsi/.

Torino, 20.05.2011

IL RESPONSABILE DEL SERVIZIO
(P. VIGLIANI)

Allegato A)

DENOMINAZIONE PROGRAMMA DI RICERCA Energy Efficient Electronic Design Automation
ACRONIMO PROGRAMMA DI RICERCA E3DA
DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA GENNAIO 2011 - DICEMBRE 2013
CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA Il programma di ricerca prevede lo svolgimento di attività di ricerca e sviluppo nell'ambito della progettazione di circuiti digitali energeticamente efficienti e non sensibili alle variazioni di temperatura e di processo. In particolare verranno affrontati temi riguardanti lo sviluppo di metodologie di progettazione, strumenti software, modelli, piattaforme multiprocessore e reti di sensori per mitigare/annullare gli effetti delle variazioni di temperatura e di processo sulle prestazioni di circuiti elettronici digitali. I risultati ottenuti dalle attività sopra descritte verranno diffusi e resi disponibili alla comunità scientifica attraverso opportuni canali di comunicazione quali ad esempio pubblicazioni di articoli scientifici a conferenze e riviste internazionali, corsi universitari specialistici, manifestazioni di interesse scientifico e siti web appositamente creati. Tali attività si svolgeranno nell'ambito dei progetti sottoelencati: THERMINATOR – FP7 COMPLEX – FP7 SEEMPUBS – FP7 MODERN – JTI ENIAC SCALOPES – JTI ARTEMIS SIMEBUS – POLI DI INNOVAZIONE END – JTI ENIAC CSI – JTI ENIAC SMECY – JTI ARTEMIS POLLUX – JTI ARTEMIS
PRESTAZIONI RICHIESTE ALL'ASSEGNISTA DI RICERCA L'assegnista di ricerca dovrà contribuire allo sviluppo di modelli statistici per la simulazione della variabilità di processo in circuiti e sistemi elettronici nanometrici nell'ambito del programma di ricerca