



Allegato A – Decreto del Direttore Generale n. 1466 del 27.09.2017

Sede di appartenenza: Dipartimento di Elettronica e Telecomunicazioni – (DET)

Settore Scientifico Disciplinare: ING-INF/01 - Elettronica

Codice interno: 17/17/F/AR-C

DENOMINAZIONE PROGRAMMA DI RICERCA:

Sistemi Elettronici Intelligenti per la gestione di Sensoristica Avanzata

Smart Electronic System for Advanced Sensors

ACRONIMO PROGRAMMA DI RICERCA

SMARTEL

DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA

36 mesi dal 01/11/2017 al 31/10/2020

CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA:

Il Programma di Ricerca si focalizzerà nella modellizzazione, nella progettazione e nella realizzazione di sistemi elettronici a livello di sistema (PCB o Embedded), e lo sviluppo di specifiche parti, in particolare di MEMS ed del readout elettronico, utilizzando tecnologie integrate silicon-based.

The Program Research will focus on modelling, design and implementation of system-level (PCB or Embedded) electronic systems and will require the development of specific parts, in particular MEMS and electronic readout, using silicon-based integrated technologies.

PRESTAZIONI RICHIESTE ALL'ASSEGNIISTA DI RICERCA

- Modellizzazione, progettazione e realizzazione di sensori e interfacce (micro)elettroniche;
- Utilizzo di tool dedicati allo sviluppo dei sistemi ed alla loro implementazione, seguendo tutti gli step della realizzazione del sistema.

**Campi su cui dovranno vertere i titoli:**

- Progettazione e Modellizzazione di Micro e Nano Sistemi;
- Elettronica Integrata;
- Sistemi Elettronici.

Temi del colloquio:

Il colloquio verterà su:

- Verifica delle conoscenze di elettronica di base e microelettronica;
- Particolare rilevanza sarà data alla conoscenza di MEMS e circuiti di readout per la loro gestione;
- In particolare si valuteranno le conoscenze legate alla sensoristica avanzata e alla capacità di progettare Smart Systems che coinvolgano l'uso di sensori e di trasmissione intelligente dei loro dati.

Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

CALENDARIO DELLE PROVE:**Affissione elenco valutazione titoli:**

il 13.10.2017 – ore 9,00 alla bacheca del Dipartimento di Elettronica e Telecomunicazioni del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.

Colloquio:

il 13.10.2017 – ore 09,30 presso la Sala Riunioni Nyquist del Dipartimento di Elettronica e Telecomunicazioni (IV Piano - Cittadella) - Politecnico di Torino – Torino – C.so Castelfidardo, 39.

Il candidato dovrà presentarsi alla suddetta discussione, munito di un valido documento di riconoscimento