



AVVISO N. 156/2017
selezione pubblica, per titoli ed esami, per l'attribuzione di
n. 1 assegno di ricerca "professionalizzante" (categoria A)
presso il Dipartimento di Automatica e Informatica.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Energy Efficient Electronic Design Automation"**, di cui alla scheda allegata.

Campo di ricerca:	Engineering
Settore Scientifico Disciplinare:	ING-INF/05 – Sistemi di elaborazione delle informazioni
Durata assegno:	1 anno
Importo lordo assegno:	Euro 19.367,00 annui lordi

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane e Organizzazione - Ufficio Valutazioni Comparative e Assegni di ricerca – stanza n. 6 – **dal lunedì al giovedì dalle ore 9.00 alle ore 12.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 12.00**, ovvero inviata via posta, corriere o tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 31/07/2017**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 270/2004 nelle seguenti classi: LM-32 (Ingegneria informatica) <i>oppure</i> Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 35/S (Ingegneria informatica) <i>oppure</i> Laurea in Ingegneria Informatica, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 <i>oppure</i> titolo universitario straniero equivalente.
Campi su cui dovranno vertere i titoli:	– Sistemi embedded; – Tecniche e strumenti per il data management e l'integrazione dei dati; – Architetture di sistemi di elaborazione.
Temi del colloquio:	Il colloquio verterà su: – Elettronica digitale; – Data management e integration; – Programmazione in linguaggio C/C++. Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.



CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 14.09.2017 – ore 15,50 alla bacheca del Dipartimento di Automatica e Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
Colloquio:	il 14.09.2017 – ore 16,00 presso la Sala Riunioni 3 del Dipartimento di Automatica e Informatica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>.

Torino, 21/07/2017

IL DIRETTORE GENERALE
(Dott. Aldo TOMMASIN)
f.to A. TOMMASIN

**Allegato A)**

DENOMINAZIONE PROGRAMMA DI RICERCA: Efficienza Energetica, Elettronica e Progettazione di Circuiti Energy Efficient Electronic Design Automation
ACRONIMO PROGRAMMA DI RICERCA E3DA
DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA 132 mesi dal 01/01/2012 al 31/12/2022
CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA: Il programma prevede attività di ricerca e sviluppo nell'ambito della progettazione di sistemi digitali energeticamente efficienti nell'ambito dei seguenti progetti: TRIBUTE, FLEXMETER, HBP-SGA1, LAB4MEMS2, SM2ART, EEB, ITS, R2POWER300, DISLOMAN, STAMP, R3POWER-UP, SERENA, AMABLE. Verranno affrontati temi quali lo sviluppo di metodologie di progettazione, strumenti software, modelli, piattaforme e reti di sensori. I risultati delle attività verranno diffusi alla comunità scientifica attraverso opportuni canali di comunicazione quali pubblicazioni di articoli scientifici, conferenze e riviste internazionali, corsi universitari specialistici, manifestazioni scientifiche e siti web appositamente creati. The research program envisions the execution of research and development activities in the field of design of energy efficient systems in the following projects: TRIBUTE, FLEXMETER, HBP-SGA1, LAB4MEMS2, SM2ART, EEB, ITS, R2POWER300, DISLOMAN, STAMP, R3POWER-UP, SERENA, AMABLE. The program will deal with topics concerning the development of design methodologies, software tools, platforms, and sensors networks. The activities will be disseminated and made available to the scientific community through appropriate channel of communications, publication of scientific papers in conferences or international journals, academic courses, research events and meetings and ad-hoc websites.
PRESTAZIONI RICHIESTE ALL'ASSEGNIISTA DI RICERCA – Scrittura di programmi in C/C++; – Scrittura di specifiche in linguaggi di descrizione dell'hardware (HDL); – Scrittura di documenti tecnici; – Preparazione di materiale per disseminazione dei risultati (articoli scientifici e presentazioni).