



Allegato A – Decreto del Direttore Generale n. 1111 del 21 luglio 2017

Sede di afferenza: Dipartimento di Automatica e Informatica – (DAUIN)

Settore Scientifico Disciplinare: ING-INF/05 - Sistemi di elaborazione delle informazioni

Codice interno: 12/17/F/AR-B

DENOMINAZIONE PROGRAMMA DI RICERCA: Efficienza Energetica, Elettronica e Progettazione di Circuiti Energy Efficient Electronic Design Automation
ACRONIMO PROGRAMMA DI RICERCA E3DA
DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA 132 mesi dal 01/01/2012 al 31/12/2022
CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA: Il programma prevede attività di ricerca e sviluppo nell'ambito della progettazione di sistemi digitali energeticamente efficienti nell'ambito dei seguenti progetti: TRIBUTE, FLEXMETER, HBP-SGA1, LAB4MEMS2, SM2ART, EEB, ITS, R2POWER300, DISLOMAN, STAMP, R3POWER-UP, SERENA, AMABLE. Verranno affrontati temi quali lo sviluppo di metodologie di progettazione, strumenti software, modelli, piattaforme e reti di sensori. I risultati delle attività verranno diffusi alla comunità scientifica attraverso opportuni canali di comunicazione quali pubblicazioni di articoli scientifici, conferenze e riviste internazionali, corsi universitari specialistici, manifestazioni scientifiche e siti web appositamente creati. The research program envisions the execution of research and development activities in the field of design of energy efficient systems in the following projects: TRIBUTE, FLEXMETER, HBP-SGA1, LAB4MEMS2, SM2ART, EEB, ITS, R2POWER300, DISLOMAN, STAMP, R3POWER-UP, SERENA, AMABLE. The program will deal with topics concerning the development of design methodologies, software tools, platforms, and sensors networks. The activities will be disseminated and made available to the scientific community through appropriate channel of communications, publication of scientific papers in conferences or international journals, academic courses, research events and meetings and ad-hoc websites.
PRESTAZIONI RICHIESTE ALL'ASSEGNIISTA DI RICERCA <ul style="list-style-type: none">- Scrittura di programmi in C/C++;- Scrittura di specifiche in linguaggi di descrizione dell'hardware (HDL);- Scrittura di documenti tecnici;- Preparazione di materiale per disseminazione dei risultati (articoli scientifici e presentazioni).

**Campi su cui dovranno vertere i titoli:**

Sistemi embedded; Architetture di sistemi di elaborazione.

Temi del colloquio:

Il colloquio verterà su:

- Elettronica digitale;
- Data management e integration;
- Programmazione in linguaggio C/C++.

Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

CALENDARIO DELLE PROVE:**Affissione elenco valutazione titoli:**

il 14.09.2017 – ore 9,20 alla bacheca del Dipartimento di Automatica e Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.

Colloquio:

il 14.09.2017 – ore 09,30 presso la Sala 3 del Dipartimento di Automatica e Informatica (IV Piano) - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Il candidato dovrà presentarsi alla suddetta discussione, munito di un valido documento di riconoscimento