



AVVISO N. 118/2017
selezione pubblica, per titoli ed esami, per l'attribuzione di
n. 1 assegno di ricerca "professionalizzante" (categoria A)
presso il Dipartimento di Elettronica e Telecomunicazioni.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Progettazione e integrazione di sistemi di elaborazione embedded basati su uC/DSP/FPGA per applicazioni meccatroniche di controllo e integrazione sensori"**, di cui alla scheda allegata.

Campo di ricerca:	Engineering
Settore Scientifico Disciplinare:	ING-INF/01 – Elettronica
Durata assegno:	1 anno
Importo lordo assegno:	Euro 19.367,00 annui lordi

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane e Organizzazione - Ufficio Valutazioni Comparative e Assegni di ricerca – stanza n. 6 – **dal lunedì al giovedì dalle ore 9.00 alle ore 12.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 12.00**, ovvero inviata via posta, corriere o tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 19/06/2017**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 270/2004 nelle seguenti classi: LM-25 (Ingegneria dell'automazione), ovvero LM-29 (Ingegneria elettronica) <i>oppure</i> Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 29/S (Ingegneria dell'automazione), ovvero 32/S (Ingegneria elettronica) <i>oppure</i> Laurea in Ingegneria Elettronica, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 <i>oppure</i> titolo universitario straniero equivalente.
Campi su cui dovranno vertere i titoli:	Meccatronica; Sistemi operativi in tempo reale; Sensori ed interfacce.
Temi del colloquio:	Il colloquio verterà su: <ul style="list-style-type: none">– Sistemi elettronici embedded;– Sistemi di controllo e navigazione di UAV/UVG. Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.



CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 26.06.2017 – ore 09,00 alla bacheca del Dipartimento di Elettronica e Telecomunicazioni del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
Colloquio:	il 26.06.2017 – ore 09,30 presso il Laboratorio di Meccatronica del Dipartimento di Elettronica e Telecomunicazioni (LIM) - Politecnico di Torino – Torino – C.so Castelfidardo, 42.

Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>.

Torino, 07.06.2017

IL DIRETTORE GENERALE
(Dott. Aldo TOMMASIN)
f.to A. Tommasin

**Allegato A)**

DENOMINAZIONE PROGRAMMA DI RICERCA: Progettazione e integrazione di sistemi di elaborazione embedded basati su uC/DSP/FPGA per applicazioni meccatroniche di controllo e integrazione sensori Design and integration of uC / DSP / FPGA based embedded processing systems for sensors control and mechatronics applications
ACRONIMO PROGRAMMA DI RICERCA SMART MECHA
DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA 120 mesi dal 01/05/2017 al 30/04/2027
CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA: Il Programma di Ricerca si articola nei seguenti temi: studio, progetto, costruzione e caratterizzazione sperimentale di sistemi di controllo embedded basati su uC/DSP/FPGA per applicazioni meccatroniche di controllo hard real time, integrazione sensori e monitoraggio industriale. Il Programma di Ricerca ha come finalità lo sviluppo di una metodologia di progetto da validare sperimentalmente mediante la realizzazione di modelli di simulazione, prototipi funzionanti e relativa validazione sperimentale. The Research Program consists of the following topics: study, design, construction and experimental characterization of embedded control systems based on uC / DSP / FPGA for mechatronic applications of hard real-time control, integrating sensors and industrial monitoring. The Research Program has as its goal the development of a methodology for the project to be validated experimentally through the implementation of simulation models, functional prototypes and their experimental validation.
PRESTAZIONI RICHIESTE ALL'ASSEGNIISTA DI RICERCA <ul style="list-style-type: none">- Partecipazione attiva a progetti di ricerca relativi all'utilizzo di sistemi meccatroniche e tecnologie robotiche in ambito industriale e scientifico;- Studio e realizzazione di prototipi basati su tecnologie meccatroniche e robotiche.