



AVVISO N. 050/2017
selezione pubblica, per titoli ed esami, per l'attribuzione di
n. 1 assegno di ricerca "senior" (categoria C) – Fascia 3
presso il Dipartimento di Automatica e Informatica.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Metodologie per specifica, validazione e verifica orientate a sistemi embedded ed Internet of Things"**, di cui alla scheda allegata.

Campo di ricerca:	Computer science
Settore Scientifico Disciplinare:	ING-INF/05 – Sistemi di elaborazione delle informazioni
Durata assegno:	1 anno
Importo lordo assegno:	Euro 30.000,00 annui lordi.

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane e Organizzazione - Ufficio Valutazioni Comparative e Assegni di ricerca – stanza n. 6 – **dal lunedì al giovedì dalle ore 9.00 alle ore 12.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 12.00**, ovvero inviata via posta, corriere o tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 23.03.2017**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Dottorato di ricerca in Ingegneria Informatica e dei Sistemi, o titolo universitario straniero equivalente.
Ulteriori requisiti:	• Sono richieste competenze su algoritmi di computer vision ed esperienza in programmazione su GPU e 5 anni di attività di ricerca post-doc, nei quali si siano affrontati temi attinenti al programma di ricerca, quali: computer-vision, architettura delle GPU e linguaggi di programmazione SIMD per GPU. • Almeno 5 pubblicazioni internazionali in settori attinenti al programma di ricerca.
Campi su cui dovranno vertere i titoli:	Informatica
Temi del colloquio:	Sistemi elettronici; Simulazione; Validazione; Software embedded, nonché la discussione sui titoli ammessi a valutazione. Sarà, inoltre, accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.



CALENDARIO DELLE PROVE:

Affissione valutazione titoli:	elenco	il 29.03.2017 – ore 17,30 alla bacheca del Dipartimento di Automatica e Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24
Colloquio:		il 29.03.2017 – ore 18,00 presso il Dipartimento di Automatica e Informatica (Ufficio del Prof. Cabodi) - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>.

Torino, 13.03.2017

IL DIRETTORE GENERALE
(Dott. Aldo TOMMASIN)
f.to Aldo Tommasin

**Allegato A)**

DENOMINAZIONE PROGRAMMA DI RICERCA: Metodologie per specifica, validazione e verifica orientate a sistemi embedded ed Internet of Things Specification, validation and verification methodologies for embedded systems and Internet of Things
ACRONIMO PROGRAMMA DI RICERCA SpeVerEm
DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA 10 anni dal 01/07/2011
CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA: Il programma mira allo studio teorico e sperimentale di metodologie di supporto alla progettazione di sistemi embedded, sia per la parte di progettazione hardware che di sviluppo software, con particolare riferimento al Firmware e Middleware. The research program is oriented to a theoretic and experimental study of design methodologies for embedded systems, both for the hardware and the software (Firmware and Middleware) components.
PRESTAZIONI RICHIESTE ALL'ASSEGNIISTA DI RICERCA Sviluppo di algoritmi di planning per veicolo autonomo, su piattaforme embedded con GPU, in linguaggio CUDA. Il lavoro si colloca nell'ambito di programmi di ricerca finanziati da Magneti Marelli S.p.A.