AVVISO N. 111/2016
selezione pubblica, per titoli ed esami, per l'attribuzione di
n. 1 assegno di ricerca "professionalizzante" (categoria A)
presso il Dipartimento di Automatica e Informatica.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Energy Efficient Electronic Design Automation",** di cui alla scheda allegata.

Campo di ricerca:	**Engineering**
Settore Scientifico Disciplinare:	**ING-INF/05 – Sistemi di elaborazione delle informazioni;l ING-IND/35 - Ingegneria economico-gestionale.**
Durata assegno:	**1 anno** rinnovabile per 1 anno, a seguito di valutazione positiva dell'attività svolta dall'assegnista, per esigenze di prosecuzione del programma di ricerca, previa verifica della copertura finanziaria
Importo lordo assegno:	**Euro 19.367,00 annui lordi**

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane e Organizzazione - Ufficio Valutazioni Comparative e Assegni di ricerca – stanza n. 6 – **dal lunedì al giovedì dalle ore 9.00 alle ore 12.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 12.00**, ovvero inviata via posta, corriere o tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 16.05.2016.** La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 270/2004 nelle seguenti classi: LM-31 (Ingegneria gestionale) *oppure* Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 34/S (Ingegneria gestionale) *oppure* Laurea in Ingegneria gestionale, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 *oppure* titolo universitario straniero equivalente.
Campi su cui dovranno vertere i titoli:	Gestione dell'Innovazione e Sviluppo Prodotto in ambito ICT Sistemi Informativi.
Temi del colloquio:	Il colloquio verterà su: - Ruolo e caratteristiche di Internet e delle Information and Communication Technology come fattore abilitante di innovazioni di prodotto, di servizio e di carattere organizzativo-gestionale; - Ruolo di Internet e delle Information and Communication Technology nelle trasformazioni di settori altamente information intensive e nelle relative modalità di competizione; - Principali ambiti applicativi ed architetture dei sistemi informativi aziendali.

Area Risorse Umane e Organizzazione
Servizio Selezione e Gestione del Personale
Ufficio Valutazioni Comparative e Assegni di ricerca
Politecnico di Torino Corso Duca degli Abruzzi, 24 – 10129 Torino – Italia
tel: +39 011 090 6136 - 6229 – 5923 - 6052 fax: +39 011.090.5919
ruo.assegnidiricerca@polito.it www.swas.polito.it/services/ampe/

	Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 25.05.2016 – ore 15,30 alla bacheca del Dipartimento di Automatica e Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
Colloquio:	il 25.05.2016 – ore 16,00 presso la sala riunioni, 3° piano del Dipartimento di Automatica e Informatica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Titoli:
Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:
- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: http://www.swas.polito.it/services/concorsi/.

Torino, 06.05.2016

IL DIRETTORE GENERALE
(Dott. Aldo TOMMASIN)
f.to A. Tommasin

Allegato A)

DENOMINAZIONE PROGRAMMA DI RICERCA:

Efficienza Energetica, Elettronica e Progettazione di Circuiti.

Energy Efficient Electronic Design Automation

ACRONIMO PROGRAMMA DI RICERCA

E3DA

DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA

120 mesi dal 01/01/2011

CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA:

Il programma di ricerca prevede lo svolgimento di attività di ricerca e sviluppo nell'ambito della progettazione di circuiti digitali energeticamente efficienti e non sensibili alle variazioni di temperatura e di processo. In particolare verranno affrontati temi riguardanti lo sviluppo di metodologie di progettazione, strumenti software, modelli, piattaforme multiprocessore e reti di censori per mitigare/annullare gli effetti delle variazioni di temperatura e di processo sulle prestazioni di circuiti elettronici digitali. I risultati ottenuti dalle attività sopra descritte verranno diffusi e resi disponibili alla comunità scientifica attraverso opportuni canali di comunicazione quali ad esempio pubblicazioni di articoli scientifici a conferenze e riviste internazionali, corsi universitari specialistici, manifestazioni di interesse scientifico e citi web appositamente creati.

In the field of design of energy efficient digital circuit and not sensitive circuit to temperature and process variation. In particular, the program will cope with subjects concerning the development of design methodology, software tools, models, multiprocessors platforms, and sensors networks that can mitigate/nullify the effects of temperature and process variation on digital electronics circuits. Aforementioned activities will be disseminated and made available to the scientific community through appropriate channel of communications, publication of scientific papers for conferences or international journals, academic courses, research events and meetings, purposely made website.

PRESTAZIONI RICHIESTE ALL'ASSEGNISTA DI RICERCA

L'assegnista verrà collocato all'interno di un team di ricerca e si occuperà di analisi di natura quantitativa fondate sull'impiego dell'econometria e della statistica per l'analisi di grandi basi di dati di tipo economico (Istat, Eurostat, Bureau of Statistics). Questa analisi sarà finalizzata a studiare i trend di evoluzione dei settori industriali soggetti maggiormente alla diffusione ed all'impatto di Internet e di ICT - Inquadramento delle principali innovazioni ICT-based utilizzando gli strumenti propri della analisi strategica ed economica. - analisi della letteratura nei filoni di strategic management e management of information systems al fine di contestualizzare i risultati e gli strumenti della propria ricerca all'interno dello stato dell'arte.