



AVVISO N. 039/2016
selezione pubblica, per titoli ed esami, per l'attribuzione di
n. 1 assegno di ricerca "professionalizzante" (categoria A)
presso il Dipartimento di Elettronica e Telecomunicazioni.

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Compatibilità elettromagnetica di sistemi elettronici ad elevate prestazioni"**, di cui alla scheda allegata.

Campo di ricerca:	Engineering
Settore Scientifico Disciplinare:	ING-IND/31 – Elettrotecnica
Durata assegno:	1 anno
Importo lordo assegno:	Euro 19.367,00 annui lordi

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane, Organizzazione, Trattamenti Economici e Previdenziali - Ufficio Personale non strutturato – stanza n. 6 – **dal lunedì al giovedì dalle ore 9.00 alle ore 12.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 12.00**, ovvero inviata via posta, corriere o tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 18.02.2016**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 270/2004 nelle seguenti classi: LM-29 (Ingegneria elettronica), ovvero LM-25 (Ingegneria dell'automazione) <i>oppure</i> Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 32/S (Ingegneria elettronica), ovvero 29/S (Ingegneria dell'automazione) <i>oppure</i> Laurea in Ingegneria elettronica, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 <i>oppure</i> titolo universitario straniero equivalente.
Campi su cui dovranno vertere i titoli:	Applicazione di metodi circuitali in frequenza; Compatibilità elettromagnetica di sistemi elettronici e di potenza; Studio dell'immunità all'interferenza elettromagnetica; Progettazione sistemi elettronici.
Temi del colloquio:	Il colloquio verterà sulla misurazione dell'immunità all'interferenza elettromagnetica di apparecchiature elettroniche. I candidati dovranno inoltre conoscere l'uso di programmi di simulazione e delle principali attrezzature scientifiche di misura in laboratorio. Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.



CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 26.02.2016 – ore 10,30 alla bacheca del Dipartimento di Elettronica e Telecomunicazioni del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
Colloquio:	il 26.02.2016 – ore 11,00 presso la sala riunioni del Dipartimento di Elettronica e Telecomunicazioni – sede storica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>.

Torino, 08.02.2016

IL DIRETTORE GENERALE
(Dott. Aldo TOMMASIN)
f.to A. Tommasin



<p>DENOMINAZIONE PROGRAMMA DI RICERCA:</p> <p>Compatibilità elettromagnetica di sistemi elettronici ad elevate prestazioni</p> <p>Electromagnetic compatibility of high performance electronic systems</p>
<p>ACRONIMO PROGRAMMA DI RICERCA</p> <p>EMCSYS</p>
<p>DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA</p> <p>10 anni dal 01/12/2008</p>
<p>CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA:</p> <p>Nei prossimi anni il panorama dell'elettronica è destinato a subire importanti cambiamenti. Il sempre maggiore utilizzo di apparecchiature digitali ad alta velocità e di dispositivi wireless risulterà in un aumento dei problemi di interferenza all'interno di abitazioni, veicoli, ospedali, fabbriche. Il controllo dell'interferenza elettromagnetica per la sicurezza sarà un aspetto di fondamentale importanza. Questo programma di ricerca vuole avanzare lo stato dell'arte per quanto riguarda la progettazione di circuiti e sistemi integrati che siano elettromagneticamente compatibili e funzionino correttamente anche in presenza di interferenze interne ed esterne. L'attività avrà un forte interesse applicativo delle metodologie sviluppate all'interno di realtà industriali con forti componenti di ricerca e sviluppo. Uno degli obiettivi sarà migliorare la cooperazione fra accademia e industria, nell'ottica di un lavoro strategico a lungo termine.</p> <p>In the following years the electromagnetic environment will drastically change. A high-speed digital lifestyle and the proliferation of wireless devices will result in an increase of interference problems in homes, vehicles, hospitals, factories. Thus, the thorough control of electromagnetic interference will be of vital importance.</p> <p>This Research Programme aims at pushing forward the state-of-the-art of the design of circuits and integrated systems which are EMC compliant and work properly in case of both external and internal electromagnetic interference. The activity will be practically relevant as far as the new methodologies are concerned, especially those developed in the industrial sector and with a strong research and development factor. One of the purposes will be to increase the cooperation of the entire EMC research and innovation community, in a long-term fundamental work of strategic nature.</p>
<p>PRESTAZIONI RICHIESTE ALL'ASSEGNISTA DI RICERCA</p> <ul style="list-style-type: none">• Ottimizzazione della progettazione di circuiti elettronici in ambito avionico, automotive e ferroviario;• Sviluppo di metodologie per testare la vulnerabilità delle apparecchiature elettroniche;• Sviluppo di metodologie per la quantificazione degli effetti delle incertezze.