



**AVVISO N. 202/2014**  
**selezione pubblica, per titoli ed esami, per l'attribuzione di**  
**n. 1 assegno di ricerca "professionalizzante" (categoria A)**  
**presso il Dipartimento di Elettronica e Telecomunicazioni.**

Il Politecnico di Torino intende attribuire n. 1 assegno per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Ricerca di metodologie per la standardizzazione della prototipazione virtuale di apparecchiature elettroniche"**, di cui alla scheda allegata.

Campo di ricerca:	<b>Engineering</b>
Settore Scientifico Disciplinare:	<b>ING-IND/31 – Elettrotecnica</b>
Durata assegno:	<b>1 anno</b>
Importo lordo assegno:	<b>Euro 19.367,00 annui lordi</b>

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane, Organizzazione, Trattamenti Economici e Previdenziali - Ufficio Personale non strutturato – stanza n. 6 - **dal lunedì al giovedì dalle ore 10.00 alle ore 13.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 13.00**, ovvero inviata via posta, corriere o tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 01.12.2014**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

<b>Titolo di studio richiesto per la partecipazione:</b>	Diploma di laurea dell'ordinamento previsto dal D.M. 270/2004 nelle seguenti classi: LM-29 (Ingegneria elettronica), ovvero LM-25 (Ingegneria dell'automazione), ovvero LM-32 (Ingegneria informatica)  <i>oppure</i> Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 32/S (Ingegneria elettronica), ovvero 29/S (Ingegneria dell'automazione), ovvero 35/S (Ingegneria informatica)  <i>oppure</i> Laurea in Ingegneria elettronica, ovvero Laurea in Ingegneria informatica, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999  <i>oppure</i> titolo universitario straniero equivalente.
<b>Campi su cui dovranno vertere i titoli:</b>	Applicazione di metodi circuitali in frequenza; Compatibilità elettromagnetica di sistemi elettronici e di potenza; Studio dell'immunità all'interferenza elettromagnetica; Progettazione sistemi elettronici.
<b>Temi del colloquio:</b>	Il colloquio verterà su: Misurazione dell'immunità all'interferenza elettromagnetica di apparecchiature elettroniche. I candidati dovranno inoltre conoscere l'uso dei programmi di simulazione MATLAB, SPICE e delle principali attrezzature scientifiche di misura in laboratorio.



	Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.
--	--

#### CALENDARIO DELLE PROVE:

<b>Affissione elenco valutazione titoli:</b>	il 09.12.2014 – ore 10,00 alla bacheca del Dipartimento di Elettronica e Telecomunicazioni del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
<b>Colloquio:</b>	il 09.12.2014 – ore 10,30 presso la sala riunioni del Dipartimento di Elettronica e Telecomunicazioni (sede storica) - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

#### Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swas.polito.it/services/concorsi/>.

Torino, 21.11.2014

IL RESPONSABILE DELL'AREA  
(Mario RAVERA)  
*f.to M. Ravera*



<p><b>DENOMINAZIONE PROGRAMMA DI RICERCA:</b></p> <p>Ricerca di metodologie per la standardizzazione della prototipazione virtuale di apparecchiature elettroniche</p> <p>Standardization methodologies for electronic devices virtual prototyping</p>
<p><b>ACRONIMO PROGRAMMA DI RICERCA</b></p> <p>SMEDEV</p>
<p><b>DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA</b></p> <p>10 anni dal 01/12/2008</p>
<p><b>CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA:</b></p> <p>Il Programma di Ricerca si occuperà del design virtuale di circuiti elettronici di vario tipo, per applicazioni avioniche, biomediche, automotive e ferroviarie. Nell'ambito di diversi contratti di ricerca attivi, si renderà necessaria un'attività a 360 gradi che pratichi test di validazione sui modelli virtuali di prototipi fisici e identifichi una metodologia di nuova generazione per la standardizzazione della procedura di design, velocizzandone il ciclo di progettazione.</p> <p>Ci sarà l'interesse applicativo delle metodologie sviluppate nell'industria ma aventi marcate componenti di ricerca e sviluppo.</p> <p>Uno degli obiettivi a lungo termine sarà migliorare la cooperazione fra accademia e industria, tramite un lavoro strategico e mirato.</p> <p>This Research Programme will focus on the virtual design of a wide range of circuits and integrated systems in avionic, automotive, biomedical and railway areas. Working across a range of research and EU contracts, a full spectrum activity will be devised in order to perform validation tests on the devices' virtual models and develop a next generation methodology apt to standardize and accelerate the design phase.</p> <p>As far as the new methodologies are concerned the Research Programme will be substantially practical but will integrate R&amp;D components.</p> <p>One of the aims will be to enhance the cooperation of the EMC research and innovation community both in industry and academia, in a long-term strategic and selective work.</p>
<p><b>PRESTAZIONI RICHIESTE ALL'ASSEGNIATA DI RICERCA</b></p> <ul style="list-style-type: none"><li>- Ottimizzazione della progettazione di circuiti elettronici in ambito avionico, automotive e ferroviario;</li><li>- Standardizzazione della procedura di design di apparecchiature elettroniche e verifica EMC;</li><li>- Sviluppo di metodologie per testare la vulnerabilità delle apparecchiature elettroniche dell'infrastruttura ferroviaria.</li></ul>