AVVISO N. 137/2014
selezione pubblica, per titoli ed esami, per l'attribuzione di n. 2 assegni di ricerca "professionalizzanti" (categoria A) presso il Dipartimento di Automatica e Informatica.

Il Politecnico di Torino intende attribuire n. 2 assegni per lo svolgimento di attività di ricerca nell'ambito del programma di ricerca: **"Metodologie per specifica, validazione e verifica orientate a sistemi embedded",** di cui alla scheda allegata.

Campo di ricerca:	**Computer science**
Settore Scientifico Disciplinare:	**ING-INF/05 – Sistemi di elaborazione delle informazioni**
Durata assegno:	**1 anno** rinnovabile per 2 anni, a seguito di valutazione positiva dell'attività svolta dall'assegnista, per esigenze di prosecuzione del programma di ricerca, previa verifica della copertura finanziaria
Importo lordo assegno:	**Euro 19.367,00 annui lordi**

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata presso l'Area Risorse Umane, Organizzazione, Trattamenti Economici e Previdenziali - Ufficio Personale non strutturato – stanza n. 3 – **dal lunedì al giovedì dalle ore 10.00 alle ore 13.00 e dalle ore 14.00 alle ore 16.00, il venerdì dalle ore 9.00 alle ore 13.00**, ovvero inviata via posta, corriere o tramite fax, allegando copia di un documento di riconoscimento in corso di validità, al n. 0110905919, **entro le ore 16.00 del giorno 31.07.2014**. La data di arrivo sarà comprovata dal timbro a calendario apposto dall'ufficio. Non saranno ritenute valide le domande pervenute oltre il suddetto termine.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione:	Diploma di laurea dell'ordinamento previsto dal D.M. 270/2004 nelle seguenti classi: LM-25 (Ingegneria dell'automazione), ovvero LM-26 (Ingegneria della sicurezza), ovvero LM-27 (Ingegneria delle telecomunicazioni), ovvero LM-29 (Ingegneria elettronica), ovvero LM-32 (Ingegneria informatica) *oppure* Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 29/S (Ingegneria dell'automazione), ovvero 30/S (Ingegneria delle telecomunicazioni), ovvero 32/S (Ingegneria elettronica), ovvero 35/S (Ingegneria informatica) *oppure* Laurea in Ingegneria elettronica, ovvero Laurea in Ingegneria informatica, ovvero Laurea in Ingegneria delle telecomunicazioni, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999 *oppure* titolo universitario straniero equivalente.
Campi su cui dovranno vertere i titoli:	Elettronica, Informatica.

Area Risorse Umane, Organizzazione, Trattamenti Economici e Previdenziali
Servizio Personale tecnico-amministrativo e non strutturato
Ufficio Personale non strutturato
Politecnico di Torino Corso Duca degli Abruzzi, 24 – 10129 Torino – Italia
tel: +39 011 090 6136 - 6229 – 5923 fax: +39 011.090.5919
ruo.persns@polito.it www.swas.polito.it/services/ampe/

Temi del colloquio:	Il colloquio verterà su: Sistemi elettronici; Simulazione, Validazione; Software embedded. Saranno, inoltre, discussi i titoli ammessi a valutazione e accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

CALENDARIO DELLE PROVE:

Affissione elenco valutazione titoli:	il 28.08.2014 – ore 16,00 alla bacheca del Dipartimento di Automatica e Informatica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.
Colloquio:	il 28.08.2014 – ore 16,15 presso il Dipartimento di Automatica e Informatica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Titoli:
Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:
- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: http://www.swas.polito.it/services/concorsi/.

Torino, 21.07.2014

IL RESPONSABILE DELL'AREA
(Ilaria ADAMO)
f.to Ilaria Adamo

Allegato A)

DENOMINAZIONE PROGRAMMA DI RICERCA:

Metodologie per specifica, validazione e verifica orientate a sistemi embedded

Specification, validation and verification methodologies for embedded systems

ACRONIMO PROGRAMMA DI RICERCA

SpeVerEm

DURATA E DATA DI INIZIO DEL PROGRAMMA DI RICERCA

8 anni dal 01/07/2011

CONTENUTO E FINALITÀ PROGRAMMA DI RICERCA:

Il programma mira allo studio teorico e sperimentale di metodologie di supporto alla progettazione di sistemi embedded, sia per la parte di progettazione hardware che di sviluppo software, con particolare riferimento al Firmware e Middleware.
Il programma si colloca nell'ambito di collaborazioni di tipo sia scientifico che industriale, e coinvolge un gruppo di ricercatori che da anni si occupano di queste tematiche.
In particolare, si studieranno formalismi e metodi per la rappresentazione formale di specifiche, strumenti e algoritmi per la generazione e la verifica di modelli astratti. Si studieranno inoltre linguaggi e rappresentazioni di tipo comportamentale sia di componenti hardware che di moduli software.

The research program is oriented to a theoretic and experimental study of design methodologies for embedded systems, both for the hardware and the software (Firmware and Middleware) components.
More specifically, the project will address: formalisms and representation methods for specifications, engines and algorithms for generation and specification of abstract models.
Behavioral languages and representations will also be considered, both for hardware and software modules.

PRESTAZIONI RICHIESTE ALL'ASSEGNISTA DI RICERCA

Metodologie per la generazione di programmi di test per centraline elettroniche in ambito auto motive, con particolare riferimento a controllo motore (benzina e diesel) e trasmissione. Si indirizzeranno in particolare problematiche di specifica e di test di tipo EOL (End Of Line). La definizione delle specifiche include gli aspetti sotto elencati:

- schemi elettrici;
- layout;
- firmware di test;
- parametri critici.

La realizzazione della metodologia ti test prenderà in considerazione:

- specifica di EOL;
- realizzazione del programma di test (TPGM);
- analisi di copertura.